

HBU

Channel and ASIC mappings:

Single HBU:

POWER					CALIB					DIF				
0	6	12	18	24	30	5	11	17	23	29	35			
1	7	13	19	25	31	4	10	16	22	28	34			
2	8	14	20	26	32	3	9	15	21	27	33			
3	9	15	21	27	33	2	8	14	20	26	32			
4	10	16	22	28	34	1	7	13	19	25	31			
5	11	17	23	29	35	0	6	12	18	24	30			

0	6	12	18	24	30	5	11	17	23	29	35
1	7	13	19	25	31	4	10	16	22	28	34
2	8	14	20	26	32	3	9	15	21	27	33
3	9	15	21	27	33	2	8	14	20	26	32
4	10	16	22	28	34	1	7	13	19	25	31
5	11	17	23	29	35	0	6	12	18	24	30

2x2 HBU (a Big layer):

POWER												CALIB												DIF											
0	6	12	18	24	30	36	42	48	54	60	66	5	11	17	23	29	35	41	47	53	59	65	71	10	16	22	28	34	40	46	52	58	64	70	76
1	7	13	19	25	31	37	43	49	55	61	67	4	10	16	22	28	34	40	46	52	58	64	70	9	15	21	27	33	39	45	51	57	63	69	75
2	8	14	20	26	32	38	44	50	56	62	68	3	9	15	21	27	33	39	45	51	57	63	69	8	14	20	26	32	38	44	50	56	62	68	74
3	9	15	21	27	33	39	45	51	57	63	69	2	8	14	20	26	32	38	44	50	56	62	68	7	13	19	25	31	37	43	49	55	61	67	73
4	10	16	22	28	34	40	46	52	58	64	70	1	7	13	19	25	31	37	43	49	55	61	67	6	12	18	24	30	36	42	48	54	60	66	72
5	11	17	23	29	35	41	47	53	59	65	71	0	6	12	18	24	30	36	42	48	54	60	66	5	11	17	23	29	35	41	47	53	59	65	71

image sources: [HBU.svg](#), [HBU2x2.svg](#)

ASIC ChipIDs

TODO

Temperature sensors

TODO